

**PROGRAMAREA PREZENTAREA 3 EXAMENE SESIUNE DE IARNA  
2016-2017**

<b>ANUL I A</b>				
<b>Titular disciplina</b>	<b>Disciplina</b>	<b>Data</b>	<b>Sala</b>	<b>Ora</b>
Barvinschi F.	Fizica	14.03	A216	16-19
Blaj Constantin	Circuite Electrice	18.03	D1	08-11
Cădariu Liviu	Analiză Matematică	24.03	A101	17-20
Andreiciuc Dan	Mat, Comp și Tehnologie Electronica	29.03	A216	14-17
<b>ANUL I B</b>				
<b>Titular disciplina</b>	<b>Disciplina</b>	<b>Data</b>	<b>Sala</b>	<b>Ora</b>
Pop Niculina	Fizica	17.03	A101	17-20
Irimia Dumitru	Circuite Electrice	29.03	PN	17-20
Daianu dan	Analiză Matematică	24.03	A101	14-17
Popovici Adrian	Mat, Comp și Tehnologie Electronica	13.03	A106	08-11
<b>ANUL I engleză</b>				
<b>Titular disciplina</b>	<b>Disciplina</b>	<b>Data</b>	<b>Sala</b>	<b>Ora</b>
Daianu Dan	Math 1 (Calculus)	24.03	A101	14-17
Radu Adrian	Mechanics	31.03	A2	17-20
Greconici Marian	Electrical Circuits	27.03	A2	16-19
Ariesanu Camelia	Math 2 (Algebra)	17.03	151 Mec	08-11

<b>ANUL II A</b>				
<b>Titular disciplina</b>	<b>Disciplina</b>	<b>Data</b>	<b>Sala</b>	<b>Ora</b>
Naforrita Corina	Semnale și Sisteme	01.04	D1	14-17
Gontean Aurel	Circuite Integrate Digitale	27.03	A106	08-11
Filip Aurel	Circuite Electronice Fundamentale	13.03	A1 CH	14-17
Blaj Constantin	Bazele fizice ale electromagnetism	18.03	D1	08-11
<b>ANUL II B</b>				
<b>Titular disciplina</b>	<b>Disciplina</b>	<b>Data</b>	<b>Sala</b>	<b>Ora</b>
Isar Alexandru	Semnale și Sisteme	01.04	D1	11-14
Băbăiță Mircea	Circuite Integrate Digitale	25.03	D1	11-14
Căleanu Cătălin	Circuite Electronice Fundamentale	20.03	A106	8-11
Irimia Dumitru	Bazele fizice ale electromagnetism	18.03	D1	11-14
<b>ANUL II engleză</b>				
<b>Titular disciplina</b>	<b>Disciplina</b>	<b>Data</b>	<b>Sala</b>	<b>Ora</b>
Naforniță Corina	Signals and Systems	01.04	D1	14-17
Maranescu Vali	Electronic Circuits	de comun acord cu CD		
Simion Georgiana	Digital Integrated Circuits	15.03	A101	17-20
Stoiciu Dan	Electric and Electronic Measurements	20.03	A2	17-20

**PROGRAMAREA PREZENTAREA 3 EXAMENE SESIUNE DE IARNA  
2016-2017**

<b>ANUL III EA</b>				
<b>Titular disciplina</b>	<b>Disciplina</b>	<b>Data</b>	<b>Sala</b>	<b>Ora</b>
Lascu Dan	Electronică de Putere	31.03	A101 A223	14-17
Jurca Traian	Aparate Electronice de Masurat	15.03	PN	17-20
Lascu Mihaela	Instrumentatie Virtuala	-	-	-
Pazsitka Robert	Sisteme de Achiziții de Date	20.03	A2	17-20
<b>ANUL III TST</b>				
<b>Titular disciplina</b>	<b>Disciplina</b>	<b>Data</b>	<b>Sala</b>	<b>Ora</b>
Stoiciu Dan	Aparate Electronice de Masurat	01.04	D1	17-20
Gal Ianos	Circuite de Telecomunicații	19.03	A106	11-14
Baltă Horia	Teoria Informației și a Codării	de comun acord cu CD		
Alexa Florin	Radiocomunicații	25.03	D1	08-11
<b>ANUL III engleză</b>				
<b>Titular disciplina</b>	<b>Disciplina</b>	<b>Data</b>	<b>Sala</b>	<b>Ora</b>
De Sabata Aldo	High Frequency Technique	17.03	A108	14-17
Lascu Mihaela	Virtual Instrumentation	de comun acord cu CD		
Mățiu Liliana	Electronic Instrumentation	01.04	D1	17-20
Botoca Corina	Data Communications	31.03	A101	17-20

<b>ANUL IV EA</b>				
<b>Titular disciplina</b>	<b>Disciplina</b>	<b>Data</b>	<b>Sala</b>	<b>Ora</b>
Lascu Dan	Modelare și Simulare în EA	17.03	A101	14-17
Lie Ioan	Testarea Echip Electronice pt EA	01.04	D1	08-11
Jiveț Ioan	VHDL	de comun acord cu CD		
Pazsitka Robert	Procesoare de Semnal	13.03	A2	17-20
Isar Dorina	Echipam Electronice de Interfațare	23.03	A216	14-17
<b>ANUL IV TST</b>				
<b>Titular disciplina</b>	<b>Disciplina</b>	<b>Data</b>	<b>Sala</b>	<b>Ora</b>
Popa Daniel	Rețele Numerice Integrate	25.03	A106	11-14
Budura Georgeta	Modelare și Simulare în Tc	31.03	A101	17-20
Vasiu Radu	Testarea Echip Electronice pt Tc	13.03	A215	11-14
Onița Mihai	Grafică Computerizată	de comun acord cu CD		
<b>ANUL IV engleză</b>				
<b>Titular disciplina</b>	<b>Disciplina</b>	<b>Data</b>	<b>Sala</b>	<b>Ora</b>
Popa Daniel	Integrated Digital Networks	25.03	A106	11-14
Vasiu Radu	Electronic Equipment Testing	13.03	A215	11-14
Jiveț Ioan	VHDL	de comun acord cu CD		