

Universitatea Politehnica Timișoara

Programul de studii: **Tehnologii și sisteme de telecomunicații - ID**

Disciplina: Sisteme programabile cu FPGA

Anul de studii:4

Semestrul: 8

CALENDARUL DISCIPLINEI

Peri- oada	Săptă- mâna	Activități de tutorat (AT)		Teme de control (TC)		Activități asistate (AA)		Evaluări	
		Tema	Nr. ore	Tematica	Termen predare/ nr.ore	Activitatea	Nr. ore	Data	Forma (E/Clv/V)
	1			Implementarea unor circuite combinacionale în FPGA utilizând HDL. Testarea funcționării	14.03.2026 / 5	Familia FPGA Xilinx - Spartan	2		
	2					Implementarea unor circuite combinacionale în FPGA utilizând captura schematică. Testarea funcționării	2	14.03.2026	V
	3			Automat cu stări finite implementat în FPGA. Aplicație – Semafor programabil.	28.03.2026 / 5	Implementarea unor circuite combinacionale în FPGA utilizând HDL. Testarea funcționării	2		
	4					Aplicații cu afișaje cu 7 segmente, patru digiti. Afișare simultană, afișare multiplexată în timp. Ceas digital cu FPGA	4	28.03.2026	V
	5			Generarea unei mire color pe monitor	18.03.2026 / 4	PYNQ. Exemplu de programare si utilizare	4		
	6								
	7							18.03.2026	V
	8								
	9								
	10								
	11								
	12								
	13								
	14								
Sesi une exa men e	1							25.04.2026	V
	2							09.05.2026	V
	3							16.05.2026	V
	4								

Legendă: AT – activități în sistem de tutorat, TC – teme de control, AA – activități asistate, E – examen, Clv – colocviu, V – verificare pe parcurs

Coordonator de disciplină,
Prof.dr.ing. Aurel Gontean

Tutore,
Conf.dr.ing. Georgiana Simion