

Universitatea Politehnica Timișoara

Programul de studii: **Tehnologii și sisteme de telecomunicații - ID**

Disciplina: Proiect circuite electronice fundamentale

Anul de studii:2

Semestrul: 2

CALENDARUL DISCIPLINEI

Peri- oda	Săptămă- na	Activități de tutorat (AT)		Teme de control (TC)		Activități asistate (AA)		Evaluări	
		Tema	Nr. ore	Tematica	Termen predare/ nr.ore	Activitatea	Nr. ore	Data	Forma (E/Clv/V)
	1					1. Proiectarea schemei electrice pe baza schemei bloc;	4		
	2								
	3					2. Simularea schemei electrice proiectate;	4		
	4								
	5					3. Proiectarea PCB-urilor și generarea fișierelor Gerber;	4		V
	6								
	7					4. Lipirea componentelor pe plăcuța de cablaj imprimat;	3		
	8								
	9					5. Punerea în funcțiune a montajului;	3		
	10								
	11					6. Verificări și măsurători experimentale;	4		
	12								
	13					7. Realizarea documentației (inclusiv a unui studiu estimativ al costului realizării proiectului) și a prezentării în PowerPoint;	4		
	14					8. Susținerea proiectului.	2		V
Sesi une exa men e	1	Verificare						17.05.2026	V
	2	Verificare						24.05.2026	V
	3	Verificare						12.09.2026	V
	4								

Legendă: AT – activități în sistem de tutorat, TC – teme de control, AA – activități asistate, E – examen, Clv – colocviu, V – verificare pe parcurs

Coordonator de disciplină,
Sl. dr. ing. Lică Septimiu

Tutore,
As.dr.ing. Bonciog Daniel Dumitru