

Universitatea Politehnica Timișoara

Programul de studii: **Tehnologii și sisteme de telecomunicații**

Disciplina: Circuite integrate digitale

Anul de studii: 2

Semestrul: 3

CALENDARUL DISCIPLINEI

Peri- oada	Săptă- mâna	Activități de tutorat (AT)		Teme de control (TC)		Activități asistate (AA)		Evaluări	
		Tema	Nr. ore	Tematica	Termen predare/ nr.ore	Activitatea	Nr. ore	Data	Forma (E/Clv/V)
	1					1. Instrumente de măsură numerice - aparat de măsură, osciloscop numeric, analizor logic, generator de impulsuri;	2		
	2					2. Minimizarea funcțiilor logice (diagrama VK) și implementarea funcțiilor logice cu porți logice; Activitate de evaluare - Analiza unei foi de catalog	4		
	3								
	4					3. Familiile de circuite integrate digitale CMOS și TTL	4		
	5								
	6					4. Decodificatoare, demultiplexoare, multiplexoare și codificatoare	4		
	7								
	8					5. Sumatoare și comparatoare numerice;	2		

	9				6. Circuite basculante bistabile, monostabile și astabile;;	4		
	10							
	11				7. Registre de memorare și deplasare	2		
	12				8. Numărătoare și divizoare de frecvență	2		
	13				9. Memorii fixe ROM și memorii volatile RAM Activitate de evaluare - Simulare sistem digital complex	4		
	14							
Sesiune examen	1	Examen					14.02.2026	E
	2	Examen					21.02.2026	E
	3	Examen					28.02.2026	E
	4							

Legendă: AT – activități în sistem de tutorat, TC – teme de control, AA – activități asistate, E – examen, Clv – colocviu, V – verificare pe parcurs

Coordonator de disciplină,
Aurel Gontean

Tutore,
Elisei Ilieș