

**PROGRAMAREA PREZENTAREA 3 EXAMENE SESIUNE DE IARNA 2015-2016**

**ANUL I**

<b>ANUL I A</b>				
<b>Titular disciplina</b>	<b>Disciplina</b>	<b>Data</b>	<b>Sala</b>	<b>Ora</b>
Petrisor C	Algebră și Geometrie	18.03	A101	8-11
Irimia Dumitru	Circuite Electrice	26.03	A106	8-11
Daianu Dan	Analiză Matematică	01.04	A101	8-11
Popovici Adrian	Mat, Comp și Tehnologie Electronica	14.03	PN	14-17
<b>ANUL I B</b>				
<b>Titular disciplina</b>	<b>Disciplina</b>	<b>Data</b>	<b>Sala</b>	<b>Ora</b>
Cădariu Liviu	Algebră și Geometrie	25.03	A101	14-17
Blaj Constantin	Circuite Electrice	13.03	D1	14-17
Golet Ioan	Analiză Matematică	18.03	A2	14-17
Andreiciuc Dan	Mat, Comp și Tehnologie Electronica	14.03	PN	14-17
<b>ANUL I engleză</b>				
<b>Titular disciplina</b>	<b>Disciplina</b>	<b>Data</b>	<b>Sala</b>	<b>Ora</b>
Tigan G	Math 1 (Calculus)	16.03	ASPC	18-21
Radu Adrian	Mechanics	18.03	PN	14-17
Greconici Marian	Electrical Circuits	23.03	PN	17-20
Ariesanu C	Math 2 (Algebra)	13.03	NM C-tii	12-15

**ANUL II**

<b>ANUL II A</b>				
<b>Titular disciplina</b>	<b>Disciplina</b>	<b>Data</b>	<b>Sala</b>	<b>Ora</b>
Isar Alexandru	Semnale și Sisteme	28.03	D1	7-9.45
Băbăiță Mircea	Circuite Integrate Digitale	02.04	A106	11-14
Filip Aurel	Circuite Electronice Fundamentale	22.03	PN	14-17
Irimia Dumitru	Bazele fizice ale electromagnetism	16.03	PN	14-17
<b>ANUL II B</b>				
<b>Titular disciplina</b>	<b>Disciplina</b>	<b>Data</b>	<b>Sala</b>	<b>Ora</b>
Naforita Corina	Semnale și Sisteme	25.03	A108	8-11
Gontean Aurel	Circuite Integrate Digitale	01.04	A101	14-17
Căleanu Cătălin	Circuite Electronice Fundamentale	29.03	PN	14-17
Blaj Constantin	Bazele fizice ale electromagnetism	13.03	D1	14-17
<b>ANUL II engleză</b>				
<b>Titular disciplina</b>	<b>Disciplina</b>	<b>Data</b>	<b>Sala</b>	<b>Ora</b>
Naforniță Corina	Signals and Systems	17.03	A108	17-20
Maranescu Vali	Electronic Circuits	de comun acord cu CD		
Simion Georgiana	Digital Integrated Circuits	01.04	A101	14-17
Stoiciu Dan	Electric and Electronic Measurements	28.03	pn	14-17

**PROGRAMAREA PREZENTAREA 3 EXAMENE SESIUNE DE IARNA 2015-2016**

**ANUL III**

<b>ANUL III EA</b>				
<b>Titular disciplina</b>	<b>Disciplina</b>	<b>Data</b>	<b>Sala</b>	<b>Ora</b>
Lascu Dan	Electronică de Putere	18.03	A101	14-17
Stoiciu Dan	Aparate Electronice de Masurat	28.03	PN	14-17
Lascu Mihaela	Instrumentatie Virtuala	-	-	-
Pazsitka Robert	Sisteme de Achiziții de Date	25.03	A101	17-20
<b>ANUL III TST</b>				
<b>Titular disciplina</b>	<b>Disciplina</b>	<b>Data</b>	<b>Sala</b>	<b>Ora</b>
Jurca Traian	Aparate Electronice de Masurat	19.03	D1	8-11
Gal Ianos	Circuite de Telecomunicații	15.03	PN	14-17
Baltă Horia	Teoria Informației și a Codării	de comun acord cu CD		
Alexa Florin	Radiocomunicații	26.03	D1	8-11
<b>ANUL III engleză</b>				
<b>Titular disciplina</b>	<b>Disciplina</b>	<b>Data</b>	<b>Sala</b>	<b>Ora</b>
De Sabata Aldo	High Frequency Technique	30.03	A108	17-20
Lascu Mihaela	Virtual Instrumentation	de comun acord cu CD		
Mățiu Liliana	Electronic Instrumentation	22.03	A108	8-11
Botoca Corina	Data Communications	17.03	A2	14-17

**ANUL IV**

<b>ANUL IV EA</b>				
<b>Titular disciplina</b>	<b>Disciplina</b>	<b>Data</b>	<b>Sala</b>	<b>Ora</b>
Lascu Dan	Modelare și Simulare în EA	15.03	A108	8-11
Lie Ioan	Testarea Echip Electronice pt EA	29.03	PN	17-20
Jiveț Ioan	VHDL	-	-	-
Pazsitka Robert	Procesoare de Semnal	25.03	A101	17-20
Isar Dorina	Echipam Electronice de Interfațare	21.03	PN	14-17
<b>ANUL IV TST</b>				
<b>Titular disciplina</b>	<b>Disciplina</b>	<b>Data</b>	<b>Sala</b>	<b>Ora</b>
Alexa Florin	Rețele Numerice Integrate	04.04	A106	18-21
Budura Georgeta	Modelare și Simulare în Tc	22.03	A108	8-11
Vasiu Radu	Testarea Echip Electronice pt Tc	29.03	A108	8-11
Gui Vasile	Grafică Computerizată	de comun acord cu CD		
<b>ANUL IV engleză</b>				
<b>Titular disciplina</b>	<b>Disciplina</b>	<b>Data</b>	<b>Sala</b>	<b>Ora</b>
Ionel Raul	Modelling and Simulation	de comun acord cu CD		
Popa Daniel	Integrated Digital Networks	04.04	A106	18-21
Vasiu Radu	Electronic Equipment Testing	29.03	A108	8-11
Jiveț Ioan	VHDL	de comun acord cu CD		